

موازی سازی الگوریتم غذایابی باکتری

با استفاده از معماری CUDA

نویسنده: علی رفیعی

سرشناسه	:	رفیعی، علی، ۱۳۵۸ -
عنوان و نام پدیدآور	:	موازی سازی الگوریتم غذایابی باکتری با استفاده از معماری CUDA / نویسنده علی رفیعی.
مشخصات نشر	:	تهران: آرنا، ۱۳۹۵.
مشخصات ظاهری	:	۹۰ ص.
شابک	:	978-600-356-566-1
وضعیت فهرست نویسی	:	فیفا
یادداشت	:	کتابنامه.
موضوع	:	کودا (ساختار کامپیوتر)
موضوع	:	CUDA (Computer architecture)
موضوع	:	الگوریتم های ژنتیک
موضوع	:	Genetic algorithms
موضوع	:	الگوریتم های فراابتکاری
موضوع	:	Metaheuristic algorithms
موضوع	:	الگوریتم های موازی
موضوع	:	Parallel algorithms
موضوع	:	پردازش موازی
موضوع	:	(Parallel processing (Electronic computers
رده بندی کنگره	:	QA۷۶/۷۶۴۲۱۳۹۵۶۴۲/۷۸م۸
رده بندی دیویی	:	۶۱۰۰۶
شماره کتابشناسی ملی	:	۴۴۹۹۷۷۱



عنوان	:	موازی سازی الگوریتم غذایابی باکتری با استفاده از معماری CUDA
نویسنده	:	علی رفیعی
ناشر	:	آرنا
چاپ	:	اول ۱۳۹۵
شمارگان	:	۱۰۰۰ نسخه
قیمت	:	۱۱۰۰۰ تومان
شابک	:	۹۷۸-۶۰۰-۳۵۶-۵۶۶-۱

۹	 مقدمه
۱۲	 ساختار کتاب
۱۴	 فصل اول : آشنایی با پردازنده های گرافیکی و معماری CUDA
۱۵	 ۱-۱- معرفی پردازنده های گرافیکی
۱۶	 ۱-۲- تاریخچه پردازنده های گرافیکی
۲۲	 ۱-۳- معماری پردازنده های گرافیکی
۲۳	 ۱-۳-۱- AMD FireStream
۲۴	 ۱-۳-۲- Nvidia Tesla
۲۷	 ۱-۳-۳- Intel Larrabee
۲۹	 ۱-۴- آشنایی با پلتفرم های پردازنده های گرافیکی
۳۰	 ۱-۴-۱- Direct Compute
۳۱	 ۱-۴-۲- OpenCL
۳۳	 ۱-۴-۳- AMD Stream SDK
۳۴	 ۱-۴-۴- Nvidia CUDA
۳۷	 ۱-۵- معماری سخت افزاری پردازنده های گرافیکی در CUDA
۳۹	 ۱-۵-۱- برنامه نویسی ناهمگون

۴۱	۲-۵-۱ - شاخص قابلیت محاسباتی
۴۲	۳-۵-۱ - توابع کرنل
۴۳	۴-۵-۱ - سطوح دسترسی به حافظه
۴۵	فصل دوم : مروری بر الگوریتم بهینه سازی غذایابی باکتری
۴۶	۱-۲ - بررسی الگوریتم بهینه سازی غذایابی باکتری
۴۶	۲-۱-۱ - نحوه غذایابی باکتری های نازک دار در طبیعت
۴۸	۲-۱-۲ - شرح الگوریتم بهینه سازی غذایابی باکتری
۵۳	۲-۲ - بررسی پارامترهای الگوریتم بهینه سازی غذایابی باکتری
۵۶	۲-۳ - راه حل های ارائه شده برای افزایش کارایی الگوریتم غذایابی باکتری
۵۹	فصل سوم : بررسی الگوریتم پیشنهادی CB-LFO
۶۰	۳-۱ - ماهیت موازی BFO
۶۰	۳-۲ - بهره گیری از امکانات سخت افزاری GPU و نرم افزار CUDA
۶۰	۳-۲-۱ - اجرای الگوریتم در یک Block
۶۱	۳-۲-۲ - استفاده از قابلیت تولید اعداد تصادفی توسط هسته های GPU
۶۱	۳-۲-۳ - استفاده از Shared Memory
۶۲	۳-۲-۴ - استفاده از توابع ریاضی و Atomic در CUDA
۶۳	۳-۳ - تغییرات انجام شده بر روی الگوریتم BFO
۶۳	۳-۳-۱ - مقارنه اولیه و توزیع تصادفی باکتری ها در فضای مسئله به صورت موازی

۶۳	۳-۳-۲- محاسبه تابع هدف به صورت موازی
۶۴	۳-۳-۳- مرتب سازی باکتری ها به صورت موازی
۶۶	۳-۳-۴- تولیدمثل باکتری ها به صورت موازی
۶۶	۳-۳-۵- حذف و پراکندگی باکتری ها به صورت موازی
۶۶	۳-۴-۴- فلوچارت و شبه کد الگوریتم CB-BFO
۶۹	فصل چهارم: پیاده سازی و ارزیابی الگوریتم CB-BFO
۶۹	۴-۱- ابزارهای نرم افزاری مورد استفاده شبیه سازی
۷۰	۴-۲- سخت افزار مورد استفاده شبیه سازی
۷۰	۴-۳- معرفی توابع محکم
۷۱	۴-۳-۱- تابع راستریگین
۷۳	۴-۳-۲- تابع روزن بروک
۷۴	۴-۳-۳- تابع میچالویکز
۷۶	۴-۳-۴- تابع اشوفل
۷۷	۴-۳-۵- تابع گریوانک
۷۹	۴-۴- روش ارزیابی
۸۰	۴-۵- نتایج مقایسه و نمودارها
۸۷	۴-۶- نتیجه گیری
۸۸	فهرست منابع

دنیای پردازنده‌های گرافیکی¹ دنیای غریبی است. این تراشه‌ها کار خود را با نمایش کاراکترهای ساده آغاز کردند و با نمایش اولین رنگ‌ها همه را شگفت‌زده کردند. کار پردازنده‌های گرافیکی به جایی رسیده است که برای پردازنده‌های مرکزی² سیستم شاخ و شانه می‌کشند و حتی شعار منسوخ کردن آن‌ها را سر می‌دهند[42].

امروزه پردازنده‌های گرافیکی که بر روی کارت‌گرافیک‌های گران‌قیمت نصب می‌شوند توان پردازشی خارق‌العاده‌ای را نسبت به پردازنده‌های مرکزی ارائه می‌دهند، این موضوع موجب گسترش کاربردهای این پردازنده‌ها در حوزه‌هایی فراتر از بازی‌های کامپیوتری گشته است، پردازنده‌های گرافیکی مدرن با معماری موازی خود پردازنده‌های بسیار سریعی به شمار می‌روند، در عین حال با قیمت و توان مصرفی کمتری عرضه می‌شوند و جهت پیاده‌سازی الگوریتم‌ها، یک راهکار اقتصادی و کارآمد به شمار می‌رود، طوری که برنامه‌نویسان بدون نیاز به فراگیری واسط‌های برنامه‌نویسی گرافیکی به کمک کتابخانه‌های موجود برای این کار می‌توانند بار پردازشی برنامه‌نویس خود را به سادگی از پردازنده مرکزی به پردازنده گرافیکی منتقل کنند.

بکارگیری پردازنده گرافیکی در محاسبات عمومی جایگاه جدیدی برای کارت‌گرافیک‌های قدرتمند ایجاد کرده است، جایگاهی که از پردازنده گرافیکی دیگر فقط برای پردازش محاسبات گرافیکی بازی‌های کامپیوتری استفاده نمی‌شود، در عوض در نقش یک پردازنده کمکی، بخش یا تمامی بار محاسباتی پردازنده مرکزی را تقبل کرده و به عملیات پردازش سرعت می‌بخشد.

برای ارتباط و برنامه‌نویسی در پردازنده‌های گرافیکی روش‌ها و معماری‌های مختلفی ارائه شده است. شرکت Nvidia برای کارتهای گرافیکی خود پلتفرم CUDA³ را طراحی کرده است که کار با سخت افزار پردازنده گرافیکی را بسیار آسان می‌کند. عدم درگیری مستقیم با سخت افزار، امکان برنامه‌نویسی با زبان C، سرعت بالای اجرا و آسانی استفاده از مزایای این

¹ Graphic Processing Unit (GPU)

² Central Processing Unit (CPU)

³ Compute Unified Device Architecture

این پلتفرم است. مزایای برنامه نویسی روی پردازنده گرافیکی بسیار زیاد است. این که می توان با استفاده از پردازنده های گرافیکی سرعت اجرا را تا بیش از ۱۰ برابر افزایش داد موضوعی فوق العاده است. با این حال تا مدتها این مزیت بوسیله یک مانع بزرگ محدود شده بود و آن شیوه برنامه نویسی در پردازنده گرافیکی بود و برنامه نویسانی که با زبانهای معمول مانند C و ++C کار می کردند به سختی می توانستند با زبان جدید پردازنده گرافیکی کار کنند. این همان چیزی است که CUDA را محبوب کرده است. در حقیقت با استفاده از این معماری می توان با زبان C برنامه نوشت و روی پردازنده گرافیکی اجرا کرد. در حقیقت CUDA یک معماری است که به جان محدود کردن شما توسط کتابخانه ها اجازه می دهد با زبان C کارهای مورد نظر خود را انجام دهید.

یکی از حوزه هایی که پردازنده ها، گرافیکی در آن به خوبی ظاهر شده اند الگوریتم های فرامکاشفه ای و مبتنی بر هوش جمعی برای حل مسائل بهینه سازی است. مسائل بهینه سازی دسته مهمی از مسائل هستند که در بیشتر شاخه های علوم کاربرد دارند. در اینگونه مسائل هدف پیدا کردن مقدار کمینه یا بیشینه (بهینه) از یک تابع یا فرایند است. برای حل اینگونه مسائل الگوریتم های مختلفی ارائه شده است اما در ابتدا به اخیر طبیعت الهام بخش ابداع تعداد نسبتاً زیادی از الگوریتم های توانمند بهینه سازی اشاره است. از جمله قابلیت های این نوع الگوریتم ها می توان به توانایی جستجوی موثر فضاهای بسیار بزرگ در زمان کم، عدم نیاز به مشتق تابع هدف، توانایی گریز از نقاط بهینه محلی، هزینه محاسباتی بسیار کم و ریاضیات آسان اشاره کرد. به دلیل وجود ذرات مصنوعی در این الگوریتم ها، ارائه نسخه موازی آنها که قابلیت پردازش توسط پردازنده های گرافیکی را داشته باشد، بسیار مورد توجه قرار گرفته است. تا کنون برای بسیاری از این الگوریتم ها مثل الگوریتم ژنتیک [24]، الگوریتم بهینه سازی مورچه [29]، الگوریتم بهینه سازی زنبور عسل [27]، الگوریتم بهینه سازی تراکم ذرات [31] و بسیاری دیگر، نسخه های موازی قابل اجرا در پردازنده گرافیکی طراحی شده که سرعت اجرا و نتیجه را تا ده ها برابر افزایش داده اند. استراتژی ها و روش های مختلفی برای موازی سازی اینگونه الگوریتم ها ارائه شده است. برای مثال در [11] یک نسخه الگوریتم بهینه سازی ژنتیک به صورت موازی در معماری CUDA پیاده سازی شده است که در این الگوریتم از روش Island استفاده می شود و با استفاده از حافظه اشتراکی در پردازنده گرافیکی

نیاز به استفاده از System Bus را از میان برده است و سرعت اجرا به واسطه بالا رفتن سرعت ارتباط، افزایش یافته است. در این الگوریتم برای هر رشته از الگوریتم، یک نخ در پردازنده گرافیکی در نظر گرفته شده است. مهاجرت بین Island ها توسط حافظه اصلی در پردازنده گرافیکی انجام می شود و برای مرتب سازی مقادیر تابع تناسب از الگوریتم Bitonic merge Sort استفاده شده است. همچنین در [10] نویسندگان با استفاده از الگوریتم بهینه سازی زنبور و تکنولوژی CUDA یک الگوریتم موازی زنبور به نام CUBA طراحی کرده اند که قابلیت اجرا بر روی سخت افزار SIMD موجود در پردازنده گرافیکی را دارد. در این الگوریتم در هر بلوک از سخت افزار کارت گرافیکی، چند کلونی زنبور پیاده سازی شده است. ارتباط بین کلونی ها از طریق Shared Memory انجام می شود که باعث بالا رفتن سرعت ارتباط خواهد شد. همچنین طراحان برای بالا بردن سرعت اجرا از تکنیک Odd Even Sort برای مرتب سازی مقادیر تابع هدف زنبور ها، به صورت موازی استفاده کرده اند که این امر کارایی الگوریتم را بالا برده است. سرعت دسترسی به جواب برای چندین تابع معیار بین ۳ تا ۶ برابر سریعتر از الگوریتم ترتیبی زنبور است. در [12] نویسندگان یک الگوریتم موازی طراحی کرده اند که با استفاده از معماری CUDA بر روی پردازنده های گرافیکی شرکت Nvidia قابل اجرا می باشد. در این الگوریتم سازمان داده ها در داخل پردازنده گرافیک به صورت یک آرایه یک بعدی طراحی شده است. همچنین نکته جالب توجه که سرعت این الگوریتم را افزایش داده است، تولید اعداد تصادفی مورد نیاز اجرای الگوریتم در ابتدای عملیات و قبل از شروع اجرای الگوریتم می باشد. اجرای این الگوریتم برای چند تابع معیار معروف، افزایش سرعت ۱۱ برابری را نشان می دهد. محققان در مقاله [9] یک الگوریتم کلونی مورچه مورچه مورچه قابل اجرا در سخت افزار پردازنده گرافیکی ارائه کرده اند. این الگوریتم بر اساس الگوریتم استاندارد MMAS طراحی شده است. از این الگوریتم برای حل مسئله فروشنده دوره گرد استفاده شده است که توانسته در مقایسه با الگوریتم ترتیبی استاندارد سرعت را به اندازه ۲۳,۶ برابر افزایش دهد. در این الگوریتم از دو روش کلونی مورچه متعدد و مورچه های موازی استفاده شده است. در روش کلونی مورچه متعدد، چندین کلونی مورچه بین واحد های پردازشی پخش می شوند و به هر کلونی یک Block اختصاص می یابد و برای هر مورچه یک Thread از همان Block

در نظر گرفته می شود. در روش مورچه های موازی از یک کلونی مورچه استفاده می شود و مورچه ها بین عناصر پردازشی توزیع می شوند و برای هر مورچه یک Thread در نظر گرفته شده که عملیات محاسباتی مربوط به آن را انجام می دهد. در همه روش های ارائه شده برای موازی سازی و اجرای الگوریتم های مبتنی بر جمعیت در پردازنده گرافیکی، کارایی و سرعت اجرای الگوریتم ها تا ده ها برابر افزایش یافته است که این مطلب اهمیت و توانایی پردازنده های گرافیکی را در اجرای الگوریتم های بهینه سازی نشان می دهد. یکی دیگر از این الگوریتم ها الگوریتم بهینه سازی غذایابی باکتری^۱ می باشد [16]. این الگوریتم نیز یک الگوریتم مبتنی بر هوش جمعیتی است که از روش غذا یابی باکتری ها در طبیعت الهام گرفته است. با توجه به وجود ذرات مصنوعی یعنی همان باکتری ها در الگوریتم بهینه سازی غذایابی باکتری، امکان موازی سازی آن در سرجای برای اجرا در پردازنده گرافیکی وجود دارد.

در این کتاب یک نسخه موازی از الگوریتم بهینه سازی غذایابی باکتری طراحی و پیاده سازی شده است که قابلیت اجرا بر روی پردازنده گرافیکی را دارد. این طراحی توسط پلتفرم CUDA انجام شده که قابلیت اجرا در پردازنده های گرافیکی شرکت Nvidia را دارا می باشد. سپس الگوریتم ارائه شده با نام CB-BFO^۲ به چندین مسئله معروف بهینه سازی پیوسته با الگوریتم بهینه سازی غذایابی باکتری استاندارد مقایسه شده است و نتایج نشان می دهد که الگوریتم موازی ارائه شده سرعت همگرایی بیشتری نسبت به الگوریتم غذایابی باکتری دارد.

ساختار کتاب :

فصل اول : در این فصل به بررسی سخت افزار پردازنده گرافیکی پرداخته می شود. عناصر تشکیل دهنده پردازنده، نحوه ارتباط، انواع حافظه های موجود و عناصر پردازشی در پردازنده گرافیکی مورد بررسی قرار می گیرد. همچنین نحوه ارتباط توسعه دهندگان با سخت افزار

^۱ Bacterial Foraging Optimization (BFO)

پردازنده گرافیکی توسط پلتفرم CUDA بررسی می شود. در این فصل چگونگی ارتباط بین پردازنده اصلی و پردازنده گرافیکی با استفاده از CUDA معرفی و بررسی می شود. قابلیت های نرم افزاری CUDA و چگونگی استفاده از آن در زبان C در این فصل ارائه می شود.

فصل دوم: در این فصل به معرفی و آشنایی با الگوریتم غذایابی باکتری پرداخته شده است نحوه غذایابی باکتری در طبیعت، الگوریتم استاندارد غذایابی باکتری، معرفی پارامترهای مهم باکتری و تحلیل آنها از موارد مورد بحث در این فصل می باشد. همچنین نقاط ضعف الگوریتم غذایابی باکتری و کارهای انجام شده برای پوشش این نقاط ضعف نیز مورد بررسی و تحلیل قرار می گیرد.

فصل سوم: در این فصل الگوریتم موازی غذایابی باکتری CB-BFO ارائه شده و مورد بررسی قرار می گیرد. تغییرات انجام شده بر روی الگوریتم، نحوه موازی سازی و بهره گیری از امکانات سخت افزاری و نرم افزاری، مورد بررسی قرار می گیرد.

فصل پنجم: در این فصل نحوه نایسه الگوریتم موازی غذایابی باکتری و الگوریتم استاندارد غذایابی باکتری تشریح می شود. رابع محک مورد استفاده معرفی می شوند. پارامترهای مورد استفاده برای اجرای الگوریتم ها مشخص می شوند. همچنین نتیجه مقایسه شبیه سازی دو الگوریتم ارائه شده و جداول و نمودارهای مربوط به نتایج اجرا مشخص شده و مورد بحث قرار می گیرد.